

外设	PIN	具体描述
CPU时钟	无要求	使用内部时钟
时钟 1	无要求	每1ms产生一次中断
时钟 2	无要求	每5ms产生一次中断
时钟 3	无要求	500us产生一次中断 调控Uart报文发送周期用 软件单次触发，可以手动暂停和重置计数器
时钟 4	无要求	500us产生一次中断 调控Uart报文发送周期用 软件单次触发，可以手动暂停和重置计数器
时钟 5	无要求	500us产生一次中断 调控Uart报文发送周期用 软件单次触发，可以手动暂停和重置计数器
时钟 6	无要求	500us产生一次中断 调控Uart报文发送周期用 软件单次触发，可以手动暂停和重置计数器
GPIO PWM 1	无要求	产生PWM 频率 和周期可调
GPIO PWM 2	无要求	产生PWM 频率 和周期可调
GPIO 1	无要求	可控制拉高和拉低输出脚
GPIO 2	无要求	可控制拉高和拉低输出脚
Uart 1	无要求	启用TX和RX。1 起始位 8数据位 1停止位 无奇偶校验 使能发送结束，接受结束，错误中断 TX实现每1ms 发送1次64字节 RX实现每1ms 接受1次64字节
Uart 2	无要求	启用TX和RX。1 起始位 8数据位 1停止位 无奇偶校验 使能发送结束，接受结束，错误中断 TX实现每1ms 发送1次64字节 RX实现每1ms 接受1次64字节
Uart 3	无要求	启用TX和RX。1 起始位 8数据位 1停止位 无奇偶校验 使能发送结束，接受结束，错误中断 TX实现每1ms 发送1次64字节 RX实现每1ms 接受1次64字节
Uart 4	无要求	启用TX和RX。1 起始位 8数据位 1停止位 无奇偶校验 使能发送结束，接受结束，错误中断 TX实现每1ms 发送1次64字节 RX实现每1ms 接受1次64字节
ADC 1	无要求	软件触发 扫描模式 扫描6个通道(通道任意) 且 将结果保存到数组 每扫描一个通道完成后产生一次中断。扫描通道组完成后产生一次中断
ADC 2	无要求	软件触发 扫描模式 扫描6个通道(通道任意) 且 将结果保存到数组 每扫描一个通道完成后产生一次中断。扫描通道组完成后产生一次中断