

已知的问题：

1. 由 U381, U382, U383, U384 等组成的高阻抗输入信号缓冲器的共模抑制比偏低，经测试大约 1/250000，而目标为 1/1000000；可能的原因：

- a. U381(LS844)的源极的负载恒流源输出阻抗不够大；
- b. 恒流源可能有振荡。

这两个可能的原因有待测试确认。

作为对比，将整块电路换成一片 LT1012CN8，共模抑制比优于 1/1000000 。

2. R305, R306, R307, R308 的阻值作如下修改：

R305 200R --> 100R

R306 2k --> 330R

R307 470R --> 330R

R308 470R --> 100R

下一版本可将 U302 (AD706JR)，U303 (AD706JR) 的电源改为+/-15V 。

3. 主板与显示板之间的信号线没有加电阻和电容，发现对测量有微小的干扰；另外实验时如果忘了关闭电源插拔连接线，可能会损坏芯片；此问题涉及三根信号线：PRST，SLK，SDA 。

4. U382 (OP27GS) 需加一个 0.1u 的电源去耦电容。

5. R204, R207 的阻值作如下修改：

R204 470R --> 330R

R207 470R --> 330R

目的是减少零件种类。

6. 下一版将 U201 (N80C196KB16) 的 P1.6, P1.7 引至 SK351，方便通过 I2C 控制插在 SK302, SK303, SK321, SK351 上的子板。